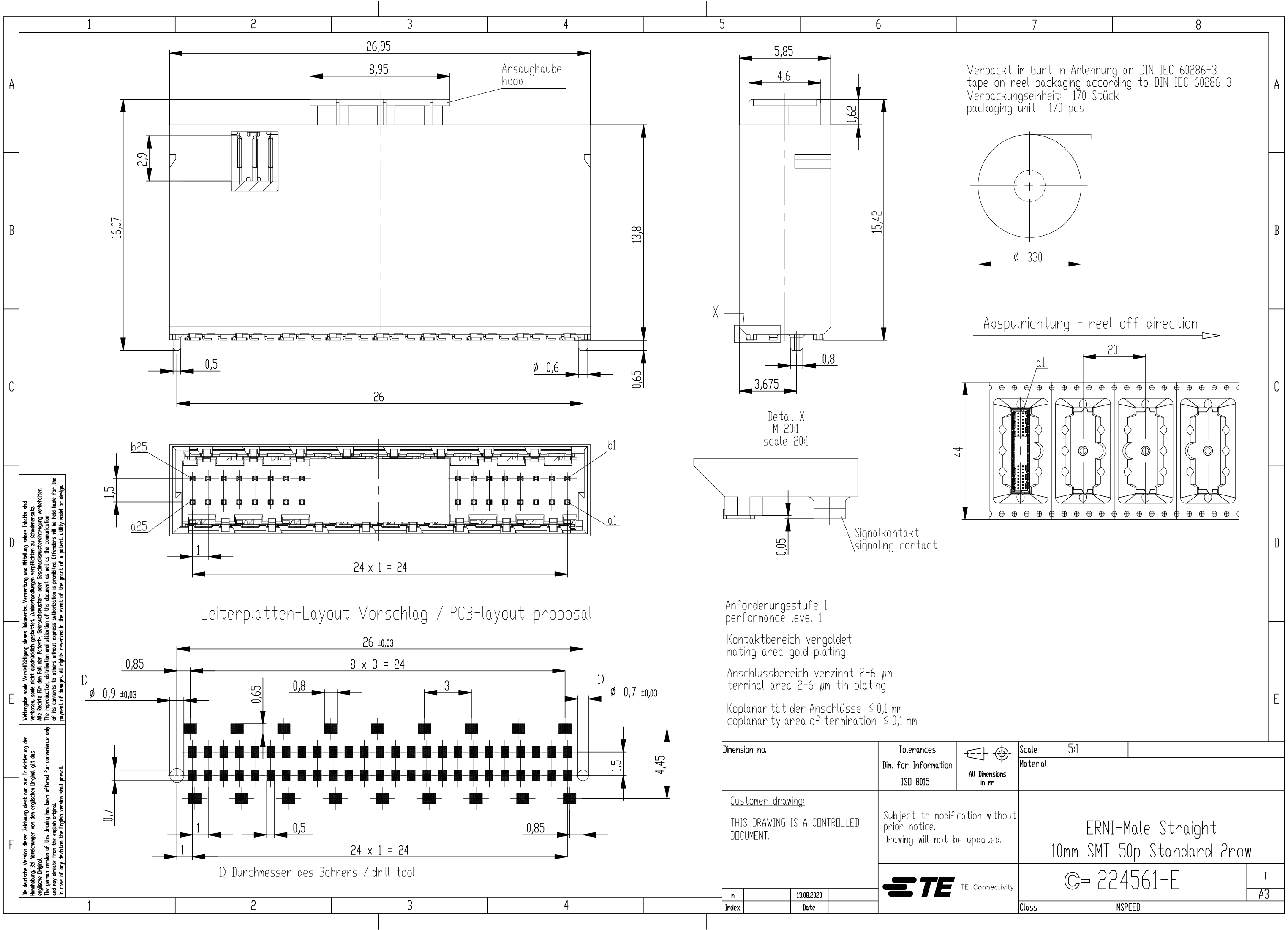




Wiedergabe sowie Vervielfältigung dieses Dokuments, Verwertung und Mitteilung seines Inhalts sind
verboten, soweit nicht ausdrücklich gestattet. Zuwiderhandlungen verpflichten zu Schadenersatz.
Alle Rechte für den Fall der Patent-, Gebrauchsmuster- oder Geschmackschutzverletzung vorbehalten.
The reproduction, distribution and utilization of this document as well as the communication
of its contents to others without express authorization is prohibited. Offenders will be held liable for the
payment of damages. All rights reserved in the event of the grant of a patent, utility model or design.

Die deutsche Version dieser Zeichnung dient nur zur Erleichterung der
Handhabung bei Abweichungen von den englischen Original gilt als
englische Original.
The german version of this drawing has been offered for convenience only
and may deviate from the english original.
In case of any deviation the English version shall prevail.

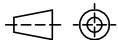
Leiterplatten-Layout Vorschlag / PCB-layout proposal

Anforderungsstufe 1
performance level 1

Kontaktbereich vergoldet
mating area gold plating

Anschlussbereich verzinkt 2-6 µm
terminal area 2-6 µm tin plating

Koplanarität der Anschlüsse ≤ 0,1 mm
coplanarity area of termination ≤ 0,1 mm

Dimension no.				Tolerances Dim. for Information ISO 8015		 All Dimensions in mm		Scale 5:1			
						Material					
<u>Customer drawing:</u> THIS DRAWING IS A CONTROLLED DOCUMENT.				Subject to modification without prior notice. Drawing will not be updated.				ERNI-Male Straight 10mm SMT 50p Standard 2row			
n		13.08.2020		 TE Connectivity		©- 224561-E				I	
Index		Date				Class				MSPEED	