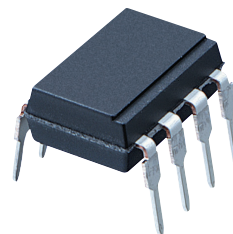


PC910L0NSZ0F シリーズ

高速10Mb/s出力、高CMR型
DIP 8 pin *OPICフォトカプラ



■ 概要

PC910L0NSZ0FシリーズはOPICチップと光結合する発光ダイオードを内蔵した高速10Mb/s出力、高CMR型フォトカプラです。

8ピンDIPのパッケージ形状。

入出力間絶縁耐圧(rms)：5.0kV、高速応答型
(TYP. 10Mb/s)、CMR：MIN. 10kV/ μ s

■ 特長

1. 8ピンDIPパッケージ
2. 2重トランスファモールドパッケージ
(フローはんだ対応)
3. 高速応答(t_{PHL} ：TYP. 48ns、 t_{PLH} ：TYP. 50ns)
4. 低入力電流駆動(I_{FHL} ：MAX. 5mA)
5. 瞬時同相除去電圧が高い
(CM_H ：MIN. 10kV/ μ s、 CM_L ：MIN. -10kV/ μ s)
6. TTL、LSTTL直結可能
7. 入出力間絶縁耐圧が高い($V_{iso(rms)}$ ：5.0kV)
8. 鉛フリー品(RoHS指令対応)

■ 安全規格情報

1. UL1577(2重保護)認定品、file No. E64380
(認定形名**PC910L**)
2. VDE認定品、DIN EN60747-5-2^(*)(オプションにて対応)、file No. 40008898(認定形名**PC910L**)
3. パッケージ樹脂：UL難燃グレード(94V-0)

^(*) DIN EN60747-5-2はDIN VDE0884の後継規格です。

■ 用途例

1. パソコン周辺機器用の高速インターフェイス
2. プログラマブルコントローラ
3. インバータ

*OPICはシャープの登録商標で、Optical ICを表象しています。OPICは受光素子とその信号処理回路を1チップに集積したものです。

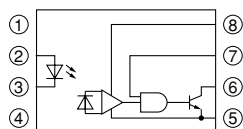
(おことわり)

本資料の内容は、予告なく変更することがありますので、本資料に掲載されている製品をご使用の際には、必ず最新の仕様書をご用命のうえ、その内容をご確認頂きますようお願いいたします。

掲載製品につき、仕様書に記載されている絶対最大定格や使用上の注意事項等を逸脱して使用され、万一掲載製品の使用機器に瑕疵が生じ、それに伴う損害が発生ししても、弊社はその責を負いませんのでご了承ください。

なお、本資料に関してご不明な点がございましたら、事前に弊社販売窓口までご連絡頂きますようお願い致します。

■ 内部結線図



- ① NC
- ② Anode
- ③ Cathode
- ④ NC
- ⑤ GND
- ⑥ V_O (Open collector)
- ⑦ V_E (Enable)
- ⑧ V_{CC}

■ 真理値表

入力	イネイブル	出力
H	H	L
L	H	H
H	L	H
L	L	H

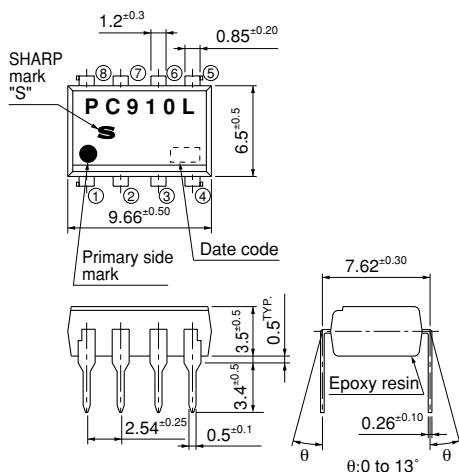
L: ロジック (0)

H: ロジック (1)

■ 外形寸法図

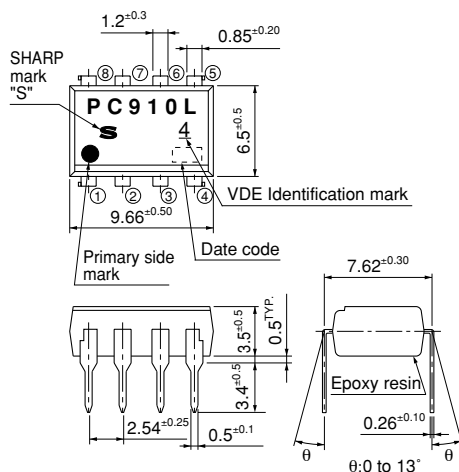
(単位: mm)

1. 標準リードフォーミング [ex. PC910L0NSZ0F]



製品質量: 約 0.55g

2. 標準リードフォーミング (VDE option) [ex. PC910L0YSZ0F]



製品質量: 約 0.55g

端子表面処理: SnCu (Cu: TYP. 2%)

デートコード(2桁)表

1桁目				2桁目	
年表示				月表示	
西暦	記号	西暦	記号	生産月	記号
1990	A	2002	P	1	1
1991	B	2003	R	2	2
1992	C	2004	S	3	3
1993	D	2005	T	4	4
1994	E	2006	U	5	5
1995	F	2007	V	6	6
1996	H	2008	W	7	7
1997	J	2009	X	8	8
1998	K	2010	A	9	9
1999	L	2011	B	10	O
2000	M	2012	C	11	N
2001	N	∴	∴	12	D

年表示は20年周期でくり返します

原産国

日本

ランクマーク

本製品にはランクマークはありません。

■ 絶対最大定格

(T_a=25°C)

項目	記号	定格値	単位
入力	順電流	I _F	20 mA
	逆電圧	V _R	5 V
	許容損失	P	40 mW
出力	電源電圧	V _{CC}	7 V
	*1 イネイブル電圧	V _E	5.5 V
	ハイレベル出力電圧	V _{OH}	7 V
	ローレベル出力電流	I _{OL}	50 mA
	コレクタ損失	P _C	85 mW
	動作温度	T _{opr}	-40~+85 °C
	保存温度	T _{stg}	-55~+125 °C
*2 絶縁耐圧	V _{iso (rms)}	5.0	kV
*3 はんだ付け温度	T _{sol}	270	°C

*1 電源電圧 V_{CC}より500mV以上越えないこと。

*2 AC for 1minute、40~60%RH、f=60Hz

*3 For 10s

■ 電氣的・光学的特性*4

(指定無き場合は、T_a=-40~85°C)

項目	記号	条件	最小値	標準値	最大値	単位
入力	順電圧	V _F	T _a =25°C, I _F =10mA	-	1.6	1.9 V
	逆電流	I _R	T _a =25°C, V _R =5V	-	-	10 μA
	端子間容量	C _t	T _a =25°C, V=0, f=1MHz	-	60	150 pF
出力	ハイレベル出力電流	I _{OH}	V _{CC} =V _O =5.5V, V _E =2.0V, I _F =250μA	-	0.02	100 μA
	ローレベル出力電圧	V _{OL}	V _{CC} =5.5V, V _E =2.0V, I _F =5mA, I _{OL} =13mA	-	0.4	0.6 V
	ハイレベルイネイブル電流	I _{EH}	V _{CC} =5.5V, V _E =2.0V	-	-0.5	-1.6 mA
	ローレベルイネイブル電流	I _{EL}	V _{CC} =5.5V, V _E =0.5V	-	-0.7	-1.6 mA
	ハイレベル供給電流	I _{CCH}	V _{CC} =5.5V, V _E =2.0V, I _F =0	-	5	10 mA
			V _{CC} =5.5V, V _E =0.5V, I _F =0	-	5	- mA
	ローレベル供給電流	I _{CCL}	V _{CC} =5.5V, V _E =2.0V, I _F =10mA	-	7	13 mA
			V _{CC} =5.5V, V _E =0.5V, I _F =10mA	-	5.5	- mA
伝達特性	"High→Low" スレッシュホールド入力電流	I _{FHL}	V _{CC} =5V, V _E =2.0V, V _O =0.8V, R _L =350Ω	-	2.5	5 mA
	絶縁抵抗	R _{ISO}	T _a =25°C, DC500V, 40~60%RH	5×10 ¹⁰	10 ¹¹	- Ω
	浮遊容量	C _f	T _a =25°C, V=0, f=1MHz	-	0.6	5 pF
	応答時間	"High→Low" 伝搬遅延時間	T _a =25°C, I _F =7.5mA, V _{CC} =5V, R _L =350Ω, C _L =15pF,	25	48	75 ns
		"Low→High" 伝搬遅延時間		25	50	75 ns
		上昇		-	10	- ns
		下降		-	20	- ns
		*5 バルス幅歪		-	-	35 ns
		"High→Low"イネイブル伝搬遅延時間	T _a =25°C, I _F =7.5mA, V _{CC} =5V, R _L =350Ω, C _L =15pF, V _{EH} =3V, V _{EL} =0.5V	-	15	- ns
		"Low→High"イネイブル伝搬遅延時間		-	10	- ns
	瞬時同相除去電圧 (出力ハイレベル)	CM _H	T _a =25°C, I _F =0, V _{CC} =5V, V _{CM} =1kV _(P-P) , R _L =350Ω, V _{O (Min)} =2V	10	20	- kV/μs
	瞬時同相除去電圧 (出力ローレベル)	CM _L	T _a =25°C, I _F =5mA, V _{CC} =5V, V _{CM} =1kV _(P-P) , R _L =350Ω, V _{O (Max)} =0.8V	-10	-20	- kV/μs

*4 出力側特性、伝達特性測定時には、デバイス近傍のV_{CC} (8番) - GND (5番)間に0.01μF以上の容量をもつバイパスコンデンサを付加するものとする。*5 バルス幅歪 Δ_{tw}=|t_{PHL}-t_{PLH}|

■ モデルラインアップ

リード形状	標準リードフォーミング		面実装リードフォーミング	
包装形態	スリーブ		テーピング	
	50個/スリーブ		1 000個/リール	
DIN EN60747-5-2	———	認定品	———	認定品
Model No.	PC910L0NSZ0F	PC910L0YSZ0F	———	PC910L0YIP0F

各機種の生産状況に関してはシャープ電子部品取り扱い代理店にてご確認ください。

Fig.1 伝搬遅延時間・上昇・下降の測定回路

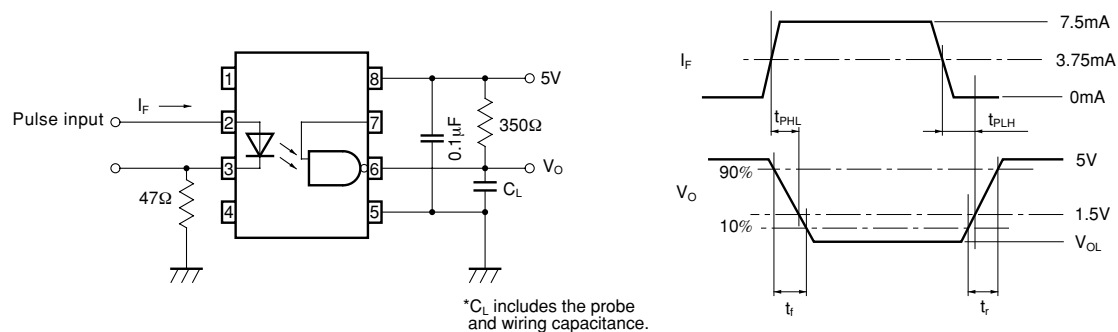


Fig.2 イネイブル伝搬遅延時間の測定回路

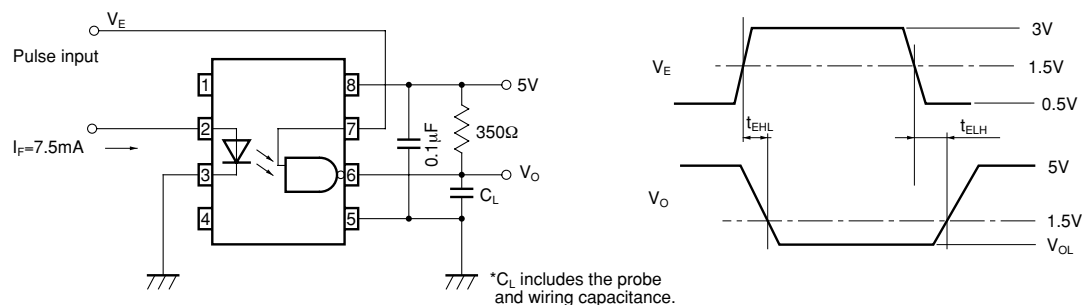


Fig.3 瞬時同相除去電圧の測定回路

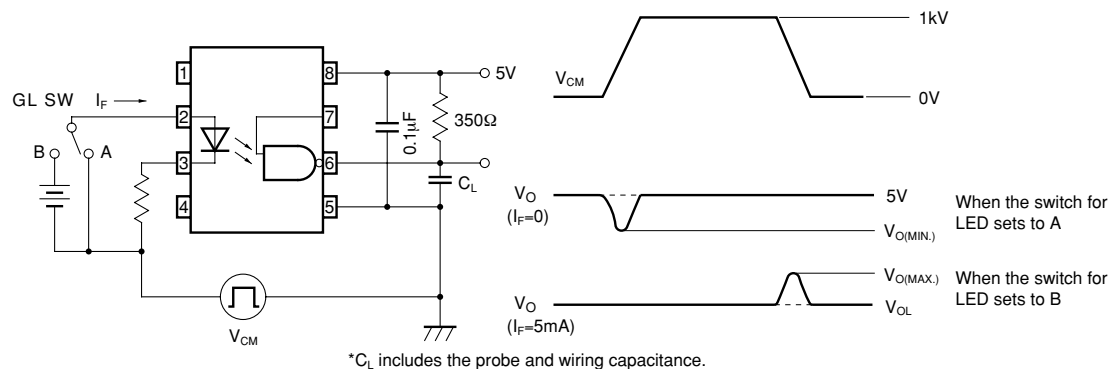


Fig.4 順電流低減曲線

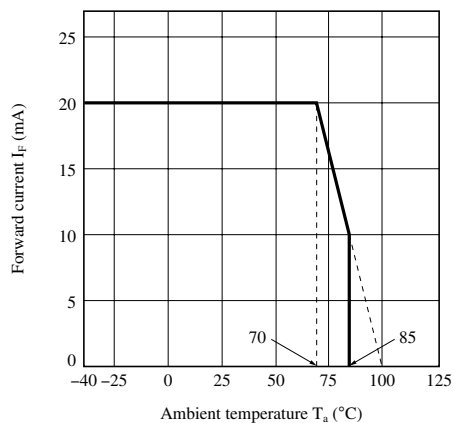


Fig.5 コレクタ損失低減曲線

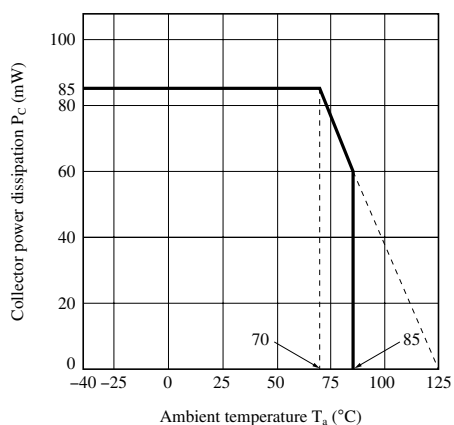


Fig.6 順電流—順電圧特性

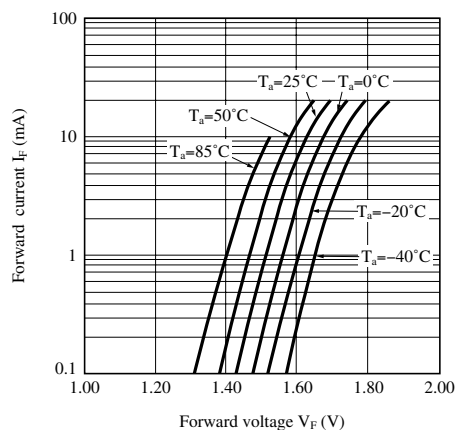


Fig.7 ハイレベル出力電流—周囲温度特性

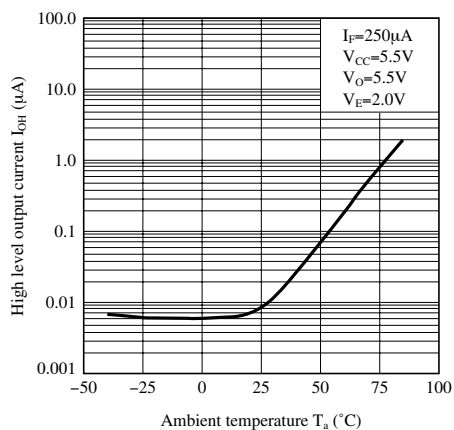


Fig.8 ローレベル出力電圧—周囲温度特性

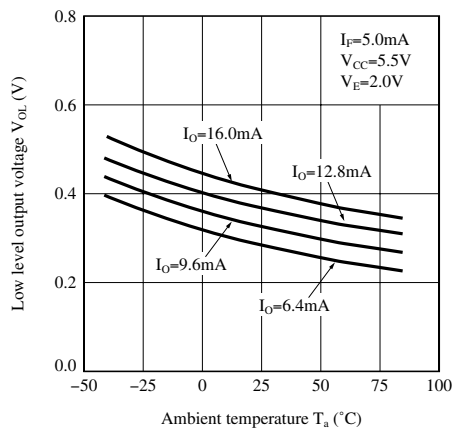


Fig.9 スレッシュヨルド入力電流—周囲温度特性

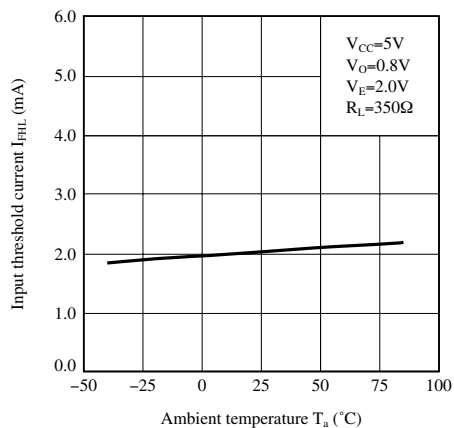


Fig.10 出力電圧—順電流特性

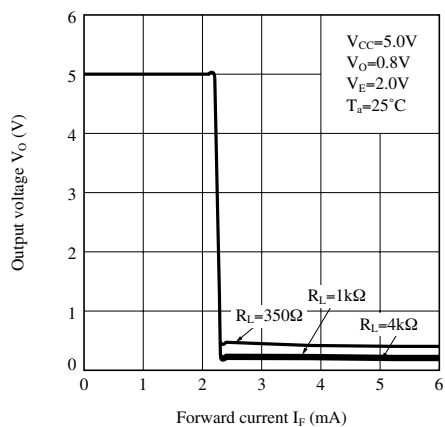


Fig.11 伝搬遅延時間—順電流特性

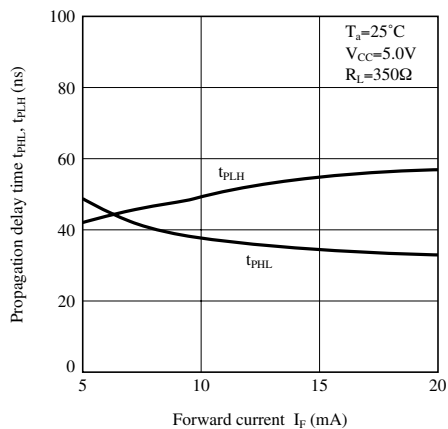
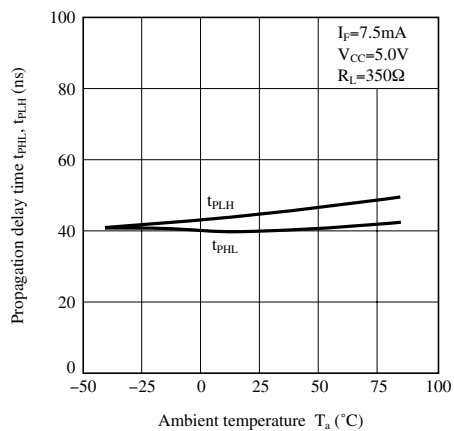


Fig.12 伝搬遅延時間—周囲温度特性



備考 全てのグラフ中の値は参考値であり、保証値ではありませんので、あらかじめご了承の程をお願い致します。

■ 設計時の注意事項

● 推奨動作条件

項目	記号	最小値	標準値	最大値	単位
ローレベル入力電流	I_{FL}	0	—	250	μA
ハイレベル入力電流	I_{FH}	8	—	15	mA
ハイレベル・イネイブル入力電圧	V_{EH}	2.0	—	V_{CC}	V
ローレベル・イネイブル入力電圧	V_{EL}	0	—	0.8	V
電源電圧	V_{CC}	4.5	—	5.5	V
ファンアウト(TTL負荷)	N	—	—	8	—
動作温度	T_{opr}	-40	—	70	$^{\circ}C$

● 静電気について

バイポーラ構造による受光部のトランジスタは、微小設計のため静電気の影響を受けやすくなっています。取り扱う際には静電気による破壊、特性低下を防ぐため一般的な静電対策を取ってください。

● 設計ガイド

電源ラインの安定化の為に、デバイス近傍の V_{CC} —GNDライン間に、 $0.01\mu F$ 以上の容量をもつ、バイパスコンデンサを付加して使用されることを推奨します。

フォトカプラの1次—2次間に急峻なノイズが印加された場合、ノイズのかかり方によってはフォトカプラの1次—2次間の浮遊容量を介して発光ダイオードに電流が流れ(又は電流が変化し)誤動作する場合がありますので、ノイズ環境が心配されるところでは発光ダイオードの両端にバイパスコンデンサを付加して使用されることを推奨します。

本製品に使用している受光素子は、各端子とGND端子間に寄生ダイオードが存在し、各端子が瞬時でもGND電位以下になると誤動作又は、破壊される可能性がありますので、各端子はGND電位以下にならない様、回路設計願います。

本製品は耐放射線設計はなされておられません。

本製品は非干渉性発光ダイオードを使用しております。

● 劣化について

フォトカプラに使用している発光ダイオードは一般的に通電により発光出力が低下します。長時間使用の場合は発光ダイオードの出力低下(50%/5年)を考慮しスレッショルド入力電流 I_{FHL} の仕様最大値の2倍以上の入力電流になる様回路設計願います。

■ 取り扱い上の注意**● はんだ付け****フローはんだ**

フローはんだ付けの場合は次に示す条件で2回以内で行ってください。

270℃以下、10s以内 {プリヒート：100～150℃、30～80s}

手はんだ

手はんだ付けの場合は次に示す条件で2回以内で行ってください。

こて先温度400℃以下、3s以内。

その他の注意事項

実装条件(はんだ、フラックス、温度、時間など)によっては想定外の事象が生じる場合がありますので、実機にて確認のうえご利用ください。

● 洗浄条件

溶剤浸漬洗浄：

溶剤温度：45℃

浸漬時間：3 min以内

超音波洗浄：

素子への影響は、洗浄槽の大きさ、超音波出力、時間、基板の大きさ、素子の取り付け方により異なりますので、あらかじめ実使用状態で実施し、異常無き事を確認の上洗浄を行ってください。

推奨溶剤：

エチルアルコール、メチルアルコール、イソプロピルアルコール

その他の洗浄剤の使用にあたっては、パッケージ樹脂が侵される事などがありますので、実使用状態で十分確認の上ご使用ください。

● 規制化学物質

本製品には下記オゾン層破壊化学物質を含有していません。

また、製造工程において下記化学物質を使用していません。

規制対象物質：CFCs、ハロン、四塩化炭素、1-1-1トリクロロエタン(メチルクロロホルム)

本製品は特定臭素系難燃材(PBB、PBDE)を一切使用していません。

本製品はRoHS指令(2002/95/EC)で規制されている下記物質を含んでいません。

・鉛、水銀、カドミウム、六価クロム、PBB(ポリ臭素化ビフェニル)、PBDE(ポリ臭素化ジフェニルエーテル)

■ 包装仕様

● スリーブ包装

包装材料

スリーブ： 静電防止剤付きHIPS製

ストッパー： スチレン系エラストマー製

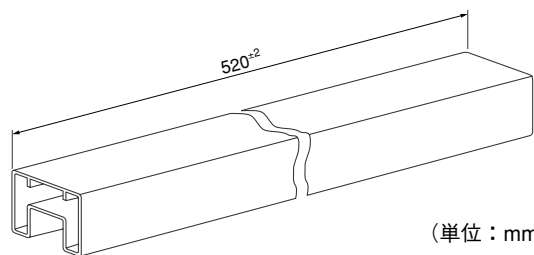
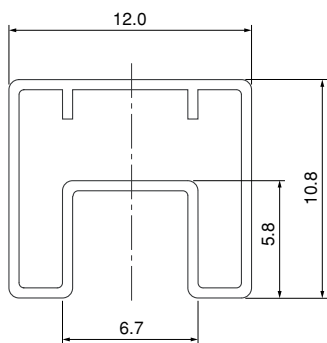
包装方法

スリーブに最大50個の製品を入れ、ツメ有りストッパーとツメ無しストッパーで両端を止める。

製品の一次側マークはツメ無しストッパー側へ揃える。

上記スリーブ最大20本を外装ケースに入れる。

スリーブ図



(単位：mm)

● テーピング包装

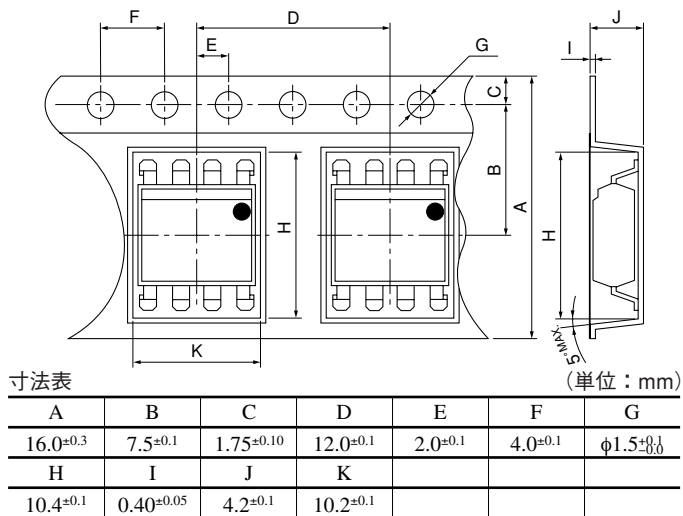
包装材料

キャリアテープ：A-PET材(静電防止剤付き)

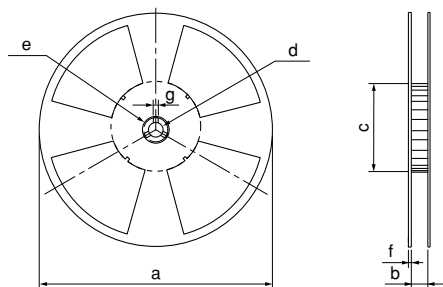
カバーテープ：ベースPET材(3層構造)

リール：PS製

キャリアテープ構造及び寸法



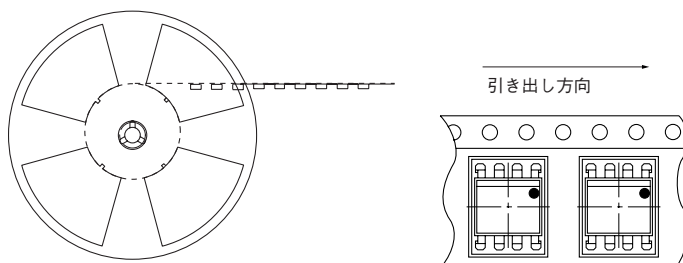
リール構造及び寸法



寸法表 (単位：mm)

a	b	c	d
ϕ 330	17.5 $\pm$ 1.5	ϕ 100.0 $\pm$ 1.0	ϕ 13.0 $\pm$ 0.5
e	f	g	
ϕ 23.0 $\pm$ 1.0	2.0 $\pm$ 0.5	2.0 $\pm$ 0.5	

部品封入方向



(員数：1 000個／リール)

■ 製品に関するご注意

- ・本資料には弊社の著作権等にかかわる内容も含まれていますので、取り扱いには充分ご注意頂くと共に、本資料の内容を無断で複製しないようお願い致します。
 - ・本資料に掲載されている応用例は、弊社製品を使った代表的な応用例を説明するためのものであり、本資料によって工業所有権、その他権利の実施に対する保証または実施権の許諾を行うものではありません。また、弊社製品を使用したことにより、第三者と工業所有権等にかかわる問題が発生した場合、弊社はその責を負いません。
 - ・本資料に掲載されている製品の仕様、特性、データ、使用材料、構造などは製品改良のため予告なく変更することがあります。ご使用の際には、必ず最新の仕様書をご用命のうえ、内容のご確認をお願い致します。仕様書をご確認される事なく、万一掲載製品の使用機器等に瑕疵が生じましても、弊社はその責を負いません。
1. 本資料に掲載されている製品のご使用に際しては、仕様書記載の絶対最大定格や使用上の注意事項等及び以下の注意点を遵守願います。なお、仕様書記載の絶対最大定格や使用上の注意事項等を逸脱した製品の使用あるいは、以下の注意点を逸脱した製品の使用に起因する損害に関して、弊社はその責を負いません。
(注意点)
本資料に掲載されている製品は原則として下記の用途に使用する目的で製造された製品です。
 - ・ 電算機・OA機器・通信機器 [端末]
 - ・ 計測機器・工作機器・AV機器・家電製品なお上記の用途であっても2または3に記載の機器に該当する場合は、それぞれ該当する注意点を遵守願います。
 2. 機能・精度等において高い信頼性・安全性が必要とされる下記の用途に本資料に掲載されている製品を使用される場合は、これらの機器の信頼性および安全性維持のためにフェールセーフ設計や冗長設計の措置を講じる等、システム・機器全体の安全設計にご配慮頂いたうえでご使用ください。
 - ・ 運送機器 [航空機、列車、自動車等] の制御または各種安全装置にかかわるユニット
 - ・ 交通信号機・ガス漏れ検知遮断機・防災防犯装置・各種安全装置等
 3. 機能・精度等において極めて高い信頼性・安全性が必要とされる下記の用途にはご使用にならないでください。
 - ・ 宇宙機器・通信機器 [幹線]・原子力制御機器・医療機器 等
 4. 上記1、2、3のいずれに該当するか疑義のある場合は弊社販売窓口までご確認願います。
 - ・ 本資料に掲載されている製品のうち、外国為替及び外国貿易管理法に定める戦略物資に該当するものについては、輸出する場合、同法に基づく輸出許可・承認が必要です。
 - ・ 本資料に関してご不明な点がございましたら、事前に弊社販売窓口までご連絡頂きますようお願い致します。

Mouser Electronics

Authorized Distributor

Click to View Pricing, Inventory, Delivery & Lifecycle Information:

[Sharp Microelectronics:](#)

[PC910L0NSZ0F](#)