

四路 2输入或非门

概述

CD4001是一款四路2输入或非门电路。输出完全缓冲，可实现输出阻抗的最高抗噪声和模式不敏感性。

V_{DD} 的推荐工作范围为3V到15V，以 V_{SS} （通常接地）为参考，没有使用的输入必须接 V_{DD} 、 V_{SS} 或另一个输入。这个芯片适合使用于工业领域。

其主要特点如下：

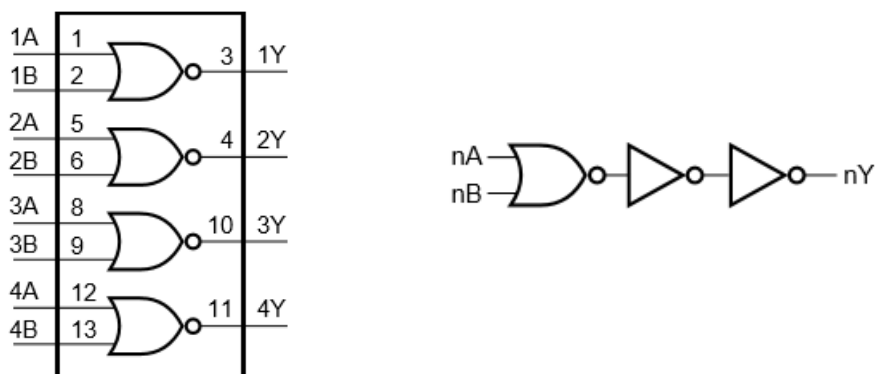
- 完全静电操作
- 5V、10V、15V参数等级
- 标准的对称输出特性
- 输入和输出具有相对的静电影响保护
- 封装形式：DIP14/SOP14/TSSOP14

产品订购信息

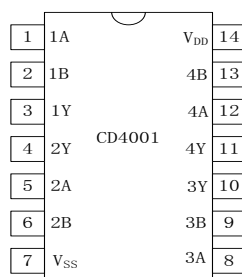
产品名称	封装	打印名称	包装	包装数量
CD4001BE	DIP14	CD4001B	管装	1000 只/盒
CD4001BM/TR	SOP14	CD4001B	编带	2500 只/盘
CD4001BTS/TR	TSSOP14	CD4001B	编带	2500 只/盘

功能框图及引脚说明

功能框图



引脚排列图



引脚说明

引脚	符 号	功 能
1、5、8、12	nA	输入
2、6、9、13	nB	输入
3、4、10、11	nY	输出
7	V _{SS}	地 (0V)
14	V _{DD}	电源电压

n 是可变的，代表 1 到 4。

真值表

输入		输出
nA	nB	nY
L	L	H
L	H	L
H	L	L
H	H	L

(1) n 是可变的，代表 1 到 4。

(2) H=高电平，L=低电平。

电特性

极限参数（除非另有规定，T_{amb}=25℃，电压以 V_{SS}=0V（通常接地）为参考。）

参 数 名 称	符 号	条 件	最小	典型	最大	单 位
电源电压	V _{DD}		-0.5		+18	V
输入钳位电流	I _{IK}	V _I <-0.5 或 V _I >V _{DD} +0.5V	-		±10	mA
输入电压	V _I		-0.5		V _{DD} +0.5	V
输出钳位电流	I _{OK}	V _O <-0.5 或 V _O >V _{DD} +0.5V	-		±10	mA
输入/输出电流	I _{I/O}		-		±10	mA
电源电流	I _{DD}		-		50	mA
贮存温度	T _{stg}		-65		+150	℃
工作环境温度	T _{amb}		-40		+85	℃
总功率损耗	P _{tot}	T _{amb} =-40℃到 +85℃	DIP14	-	700	mW
			SOP14	-	500	mW
焊接温度	T _L	10 秒	DIP		245	℃
			SOP		250	℃

注：对于 DIP 封装，温度超过 70℃，温度每升高 1℃，额定功耗减少 12 mW。

对于 SOP 封装，温度超过 70℃，温度每升高 1℃，额定功耗减少 8mW。

推荐使用条件

参 数 名 称	符 号	最小	典型	最大	单 位
电源电压	V _{DD}	3	-	15	V
输入电压	V _I	0	-	V _{DD}	V
环境温度	T _{amb}	-40	-	+85	℃

电气特性
直流参数 （除非另有规定， $T_{amb}=25^{\circ}\text{C}$, $V_I=V_{SS}$ 或 V_{DD} , $V_{SS}=0\text{V}$ ）

参 数 名 称	符 号	测 试 条 件	最小	典型	最大	单 位
高电平输入电压	V_{IH}	$V_{DD}=5\text{V}$	3.5		-	V
		$V_{DD}=10\text{V}$	7.0		-	V
		$V_{DD}=15\text{V}$	11.0		-	V
低电平输入电压	V_{IL}	$V_{DD}=5\text{V}$	-		1.5	V
		$V_{DD}=10\text{V}$	-		3.0	V
		$V_{DD}=15\text{V}$	-		4.0	V
高电平输出电压	V_{OH}	$V_{DD}=5\text{V}$	4.95		-	V
		$V_{DD}=10\text{V}$	9.95		-	V
		$V_{DD}=15\text{V}$	14.95		-	V
低电平输出电压	V_{OL}	$V_{DD}=5\text{V}$	-		0.05	V
		$V_{DD}=10\text{V}$	-		0.05	V
		$V_{DD}=15\text{V}$	-		0.05	V
高电平输出电流	I_{OH}	$V_{DD}=5\text{V}$, $V_O=2.5\text{V}$	-1.4		-	mA
		$V_{DD}=5\text{V}$, $V_O=4.6\text{V}$	-0.5		-	mA
		$V_{DD}=10\text{V}$, $V_O=9.5\text{V}$	-1.3		-	mA
		$V_{DD}=15\text{V}$, $V_O=13.5\text{V}$	-3.4		-	mA
低电平输出电流	I_{OL}	$V_{DD}=5\text{V}$, $V_O=0.4\text{V}$	0.5		-	mA
		$V_{DD}=10\text{V}$, $V_O=0.5\text{V}$	1.3		-	mA
		$V_{DD}=15\text{V}$, $V_O=1.5\text{V}$	3.4		-	mA
输入漏电流	I_I	$V_{DD}=15\text{V}$	-		± 0.1	μA
静态电流	I_{DD}	$V_{DD}=5\text{V}$, 输入接 VDD 或 VSS	-		0.25	μA
		$V_{DD}=10\text{V}$, 输入接 VDD 或 VSS	-		0.5	μA
		$V_{DD}=15\text{V}$, 输入接 VDD 或 VSS	-		1.0	μA
输入电容	C_I		-		7.5	pF

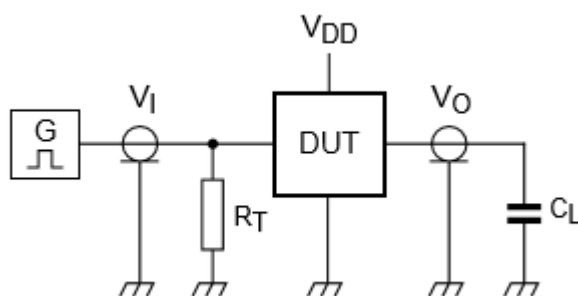
交流参数 （除非另有规定， $T_{amb}=25^{\circ}\text{C}$, $V_{SS}=0\text{V}$ ）

参 数 名 称	符 号	测 试 条 件	最小	典型	最大	单 位
传输延迟时间	t_{PHL}	$V_{DD}=5\text{V}$	-	60	120	ns
		$V_{DD}=10\text{V}$	-	25	50	ns
		$V_{DD}=15\text{V}$	-	20	40	ns
	t_{PLH}	$V_{DD}=5\text{V}$	-	50	100	ns

转换时间		$V_{DD}=10V$	-	25	45	ns
		$V_{DD}=15V$	-	20	35	ns
	t_{THL}	$V_{DD}=5V$	-	60	120	ns
		$V_{DD}=10V$	-	30	60	ns
		$V_{DD}=15V$	-	20	40	ns
	t_{TLH}	$V_{DD}=5V$	-	60	120	ns
		$V_{DD}=10V$	-	30	60	ns
		$V_{DD}=15V$	-	20	40	ns

线路测试

交流测试线路



注：DUT:待测电路

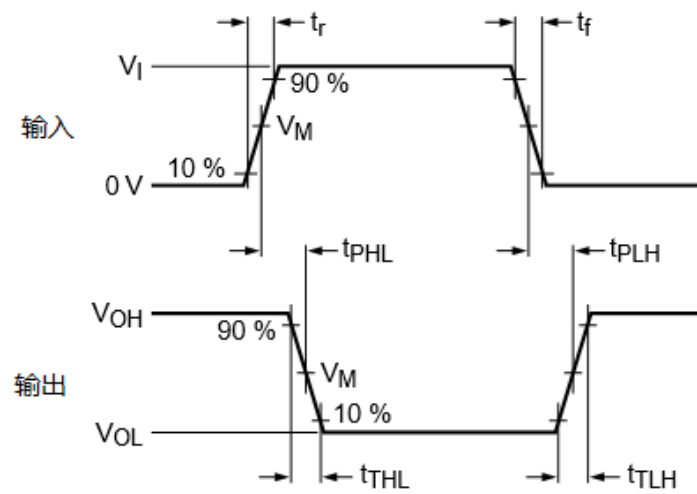
C_L :负载电容

R_T :输出电阻等效于脉冲发生器的输出阻抗 Z_o

测试条件：

工作电压	输入		负载
V_{DD}	V_I	t_r, t_f	C_L
5V~15V	V_{SS} 或 V_{DD}	$\leq 20ns$	50pF

交流测试波形



电源电压	输入	输出
V_{DD}	V_M	V_M
5V 到 15V	$0.5V_{DD}$	$0.5V_{DD}$

重要声明：

华冠半导体保留未经通知更改所提供的产品和服务。客户在订货前应获取最新的相关信息，并核实这些信息是否最新且完整的。

客户在使用华冠半导体产品进行系统设计和整机制造时有责任遵守安全标准并采取安全措施，以避免潜在风险可能导致人身伤害或财产损失情况的发生。

华冠半导体产品未获得生命支持、军事、航空航天等领域应用之许可，华冠半导体将不承担产品在这些领域应用造成的后果。

华冠半导体的文档资料，仅在没有对内容进行任何篡改且带有相关授权的情况下才允许进行复制。华冠半导体对篡改过的文件不承担任何责任或义务。